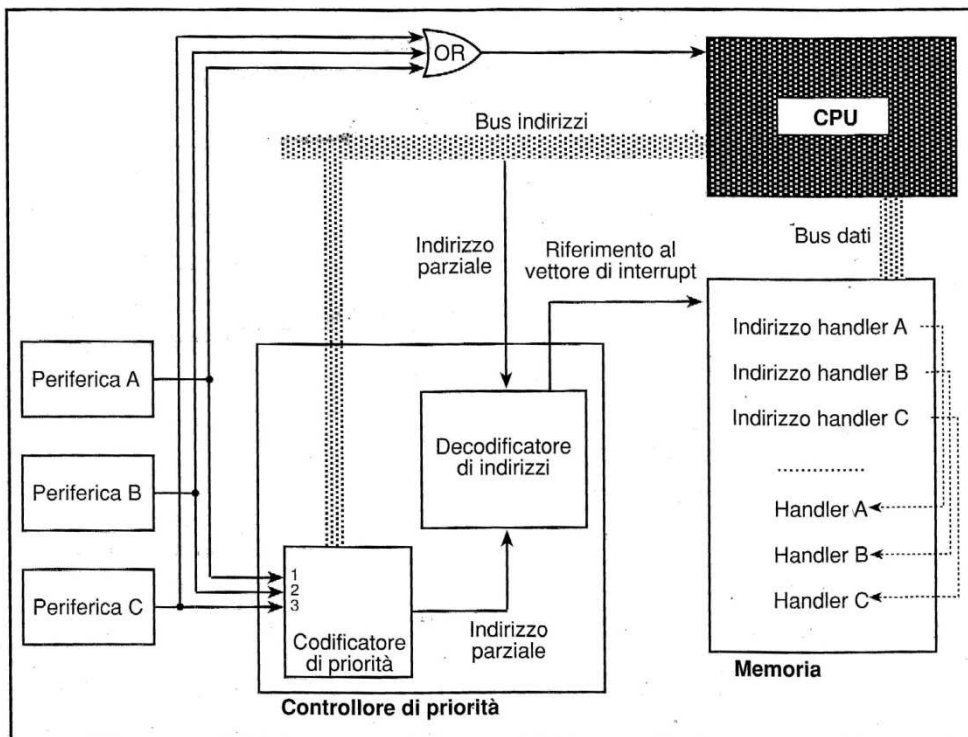


Gestione I/O

La comunicazione tra CPU e periferica avviene attraverso

- Interrupt
- polling
- interruzioni vettorziate



Queste tecniche richiedono però un intervento costante della CPU.

Per questo motivo è stata sviluppata una tecnica che consente il trasferimento diretto dei dati da una periferica alla memoria e viceversa.

Un processo di I/O tramite DMA viene attivato dal processore attraverso un interrupt ma si svolge sotto il controllo del controllore del DMA.

DMA (accesso diretto alla memoria)

